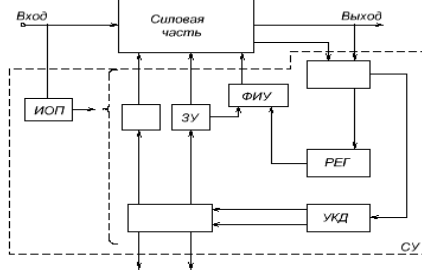
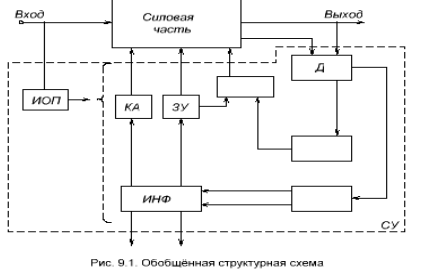
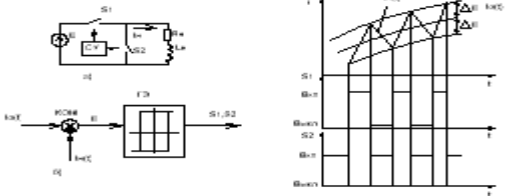
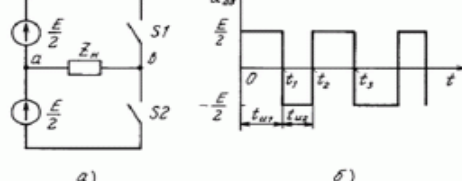
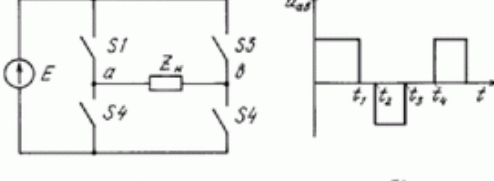
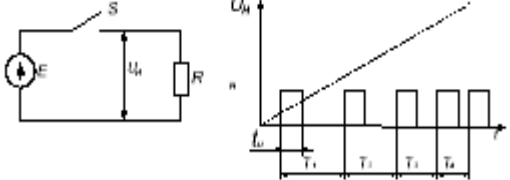
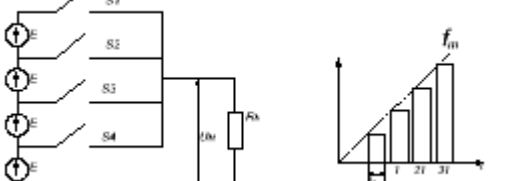
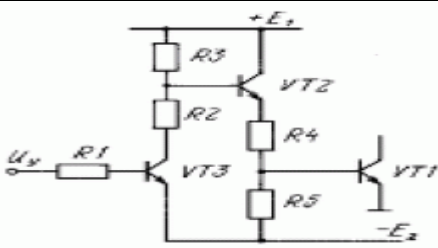
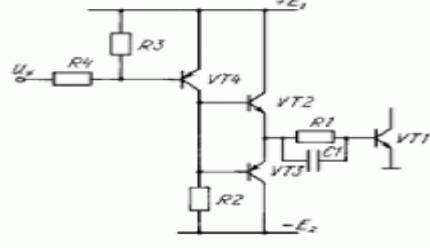
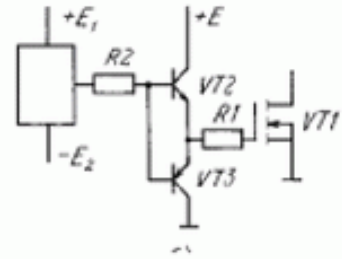
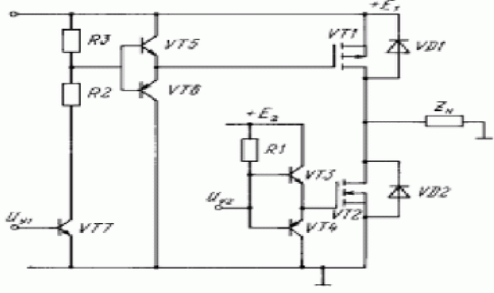
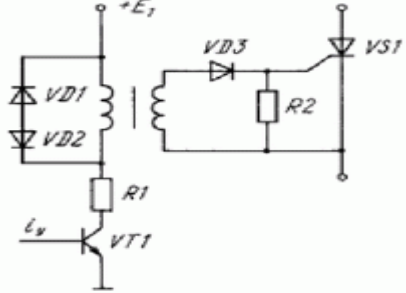


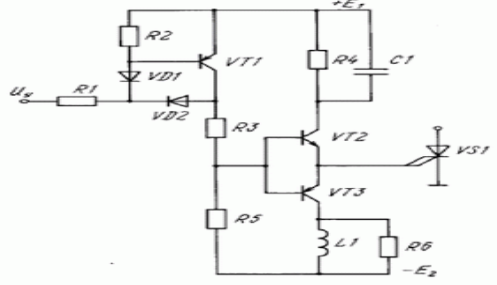
Тестовая работа № 5 ЭПТ (СЭА)  
(Раздел 3 Системы управления силовыми электронными аппаратами)

1.	Расшифровать условное обозначение блока структурной схемы системы управления электронного аппарата - ИОП	
2.	Расшифровать условные обозначения блока структурной схемы системы управления электронного аппарата - ИНФ	
3.	Расшифровать условные обозначения блока структурной схемы системы управления электронного аппарата - ФИУ	
4.	Расшифровать условные обозначения блока структурной схемы системы управления электронного аппарата - РЕГ	
5.	Расшифровать условные обозначения блока структурной схемы системы управления электронного аппарата - УКД	
6.	Расшифровать условные обозначения блока структурной схемы системы управления электронного аппарата - ФИУ	
7.	Дополнить наименования блоков обобщённой структурной схемы системы управления электронного аппарата	 <p>Рис. 9.1. Обобщённая структурная схема системы управления электронного аппарата</p>
8.	Дополнить наименования блоков обобщённой структурной схемы системы управления электронного аппарата	 <p>Рис. 9.1. Обобщённая структурная схема системы управления электронного аппарата</p>
9.	Дополнить наименования блоков обобщённой структурной схемы системы управления электронного аппарата	 <p>Рис. 9.1. Обобщённая структурная схема системы управления электронного аппарата</p>
10.	Дополнить наименования блоков обобщённой структурной схемы системы управления электронного аппарата	 <p>Рис. 9.1. Обобщённая структурная схема системы управления электронного аппарата</p>

<p>11.</p>	<p>Дополнить наименования блоков обобщённой структурной схемы системы управления электронного аппарата</p>	 <p>Рис. 9.1. Обобщённая структурная схема системы управления электронного аппарата</p>
<p>12.</p>	<p>Дополнить наименования блоков обобщённой структурной схемы системы управления электронного аппарата</p>	 <p>Рис. 9.1. Обобщённая структурная схема системы управления электронного аппарата</p>
<p>13.</p>	<p>Какая система управления представлена на рисунке?          а. ЧИМ          б. Релейное регулирование.          в. Двухпозиционная модуляция.          г. Трёхпозиционная модуляция.</p>	
<p>14.</p>	<p>Какая система управления представлена на рисунке?          а. АИМ          б. Релейное регулирование.          в. Двухпозиционная модуляция.          г. Трёхпозиционная модуляция.</p>	
<p>15.</p>	<p>Какая система управления представлена на рисунке?          а. АИМ          б. ШИМ          в. Двухпозиционная модуляция.          г. Трёхпозиционная модуляция.</p>	
<p>16.</p>	<p>Какая система управления представлена на рисунке?          а. АИМ          б. ШИМ          в. ЧИМ          г. Трёхпозиционная модуляция.</p>	
<p>17.</p>	<p>Какая система управления представлена на рисунке?          а. АИМ          б. ШИМ          в. Двухпозиционная модуляция.          г. Трёхпозиционная модуляция.</p>	

18.	<p>Какая система управления представлена на рисунке?</p> <p>а. АИМ б. ШИМ в. Двухпозиционная модуляция. г. Трёхпозиционная модуляция.</p>	
19.	<p>Какой генератор представлен на рисунке?</p> <p>а. Одновибратор. б. Генератор синусоидальных колебаний. в. Генератор пилообразного напряжения г. Распределитель импульсов.</p>	
20.	<p>Какой генератор представлен на рисунке?</p> <p>а. Генератор прямоугольных импульсов на интегральном компараторе. б. Одновибратор. в. Генератор пилообразного напряжения г. Распределитель импульсов.</p>	
21.	<p>Какой генератор представлен на рисунке?</p> <p>а. Генератор прямоугольных импульсов на ОУ. б. Генератор синусоидальных колебаний. в. Генератор пилообразного напряжения г. Распределитель импульсов</p>	
22.	<p>Какой генератор представлен на рисунке?</p> <p>а. Одновибратор. б. Генератор синусоидальных колебаний. в. Генератор пилообразного напряжения г. Распределитель импульсов.</p>	
23.	<p>Какой генератор представлен на рисунке?</p> <p>а. Генератор прямоугольных импульсов на интегральном компараторе. б. Одновибратор. в. Генератор синусоидальных колебаний. г. Распределитель импульсов.</p>	
24.	<p>Какой генератор представлен на рисунке?</p> <p>а. Генератор прямоугольных импульсов на ОУ. б. Генератор синусоидальных колебаний. в. Генератор пилообразного напряжения</p>	

<p>25.</p>	<p>г. Распределитель импульсов.</p> <p>Какая схема ФИУ представлена на рисунке?</p> <p>а. ФИУ биполярного транзистора на транзисторном усилителе.</p> <p>б. ФИУ биполярного транзистора на парных транзисторах.</p> <p>в. ФИУ обычного тиристора.</p> <p>г. ФИУ запираемого тиристора.</p>	
<p>26.</p>	<p>Какая схема ФИУ представлена на рисунке?</p> <p>а. ФИУ биполярного транзистора на транзисторном усилителе.</p> <p>б. ФИУ биполярного транзистора на парных транзисторах.</p> <p>в. ФИУ обычного тиристора.</p> <p>г. ФИУ запираемого тиристора.</p>	
<p>27.</p>	<p>Какая схема ФИУ представлена на рисунке?</p> <p>а. ФИУ биполярного транзистора на транзисторном усилителе.</p> <p>б. ФИУ биполярного транзистора на парных транзисторах.</p> <p>в. ФИУ полевого транзистора на усилителе из парных транзисторов.</p> <p>г. ФИУ полевого транзистора с двухтактным ключом на МДП транзисторах.</p>	
<p>28.</p>	<p>Какая схема ФИУ представлена на рисунке?</p> <p>а. ФИУ биполярного транзистора на транзисторном усилителе.</p> <p>б. ФИУ полевого транзистора с двухтактным ключом на МДП транзисторах.</p> <p>в. ФИУ обычного тиристора.</p> <p>г. ФИУ запираемого тиристора.</p>	
<p>29.</p>	<p>Какая схема ФИУ представлена на рисунке?</p> <p>а. ФИУ полевого транзистора на усилителе из парных транзисторов.</p> <p>б. ФИУ полевого транзистора с двухтактным ключом на МДП транзисторах.</p> <p>в. ФИУ обычного тиристора.</p> <p>г. ФИУ запираемого тиристора.</p>	

30.	<p>Какая схема ФИУ представлена на рисунке?</p> <ul style="list-style-type: none"><li>а. ФИУ биполярного транзистора на транзисторном усилителе.</li><li>б. ФИУ биполярного транзистора на парных транзисторах.</li><li>в. ФИУ обычного тиристора.</li><li>г. ФИУ запираемого тиристора.</li></ul>	 <p>The diagram shows a thyristor (VS1) with its anode connected to a positive supply <math>+E_1</math> through resistor <math>R_4</math>. The cathode is connected to a negative supply <math>-E_2</math> through resistor <math>R_6</math>. The gate is connected to the collector of a bipolar transistor <math>VT_2</math>. The emitter of <math>VT_2</math> is connected to <math>-E_2</math> through resistor <math>R_5</math>. The base of <math>VT_2</math> is connected to the emitter of another bipolar transistor <math>VT_1</math>. The collector of <math>VT_1</math> is connected to <math>+E_1</math> through resistor <math>R_2</math>. The base of <math>VT_1</math> is connected to an input terminal <math>U_{in}</math> through resistor <math>R_1</math>. A diode <math>VD1</math> is connected between the base and collector of <math>VT_1</math>. A diode <math>VD2</math> is connected between the base and emitter of <math>VT_1</math>. A capacitor <math>C1</math> is connected between the collector and emitter of <math>VT_2</math>. An inductor <math>L1</math> is connected between the emitter of <math>VT_2</math> and the negative supply <math>-E_2</math>.</p>
-----	--	---