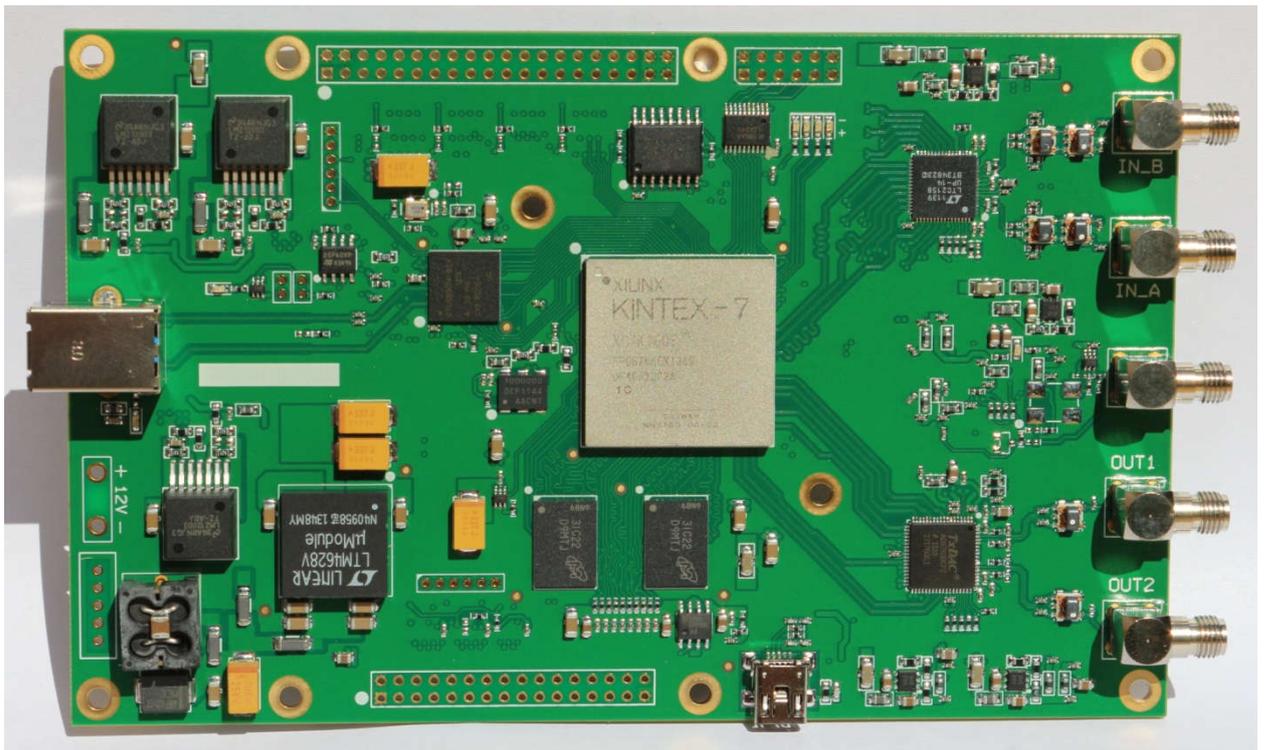
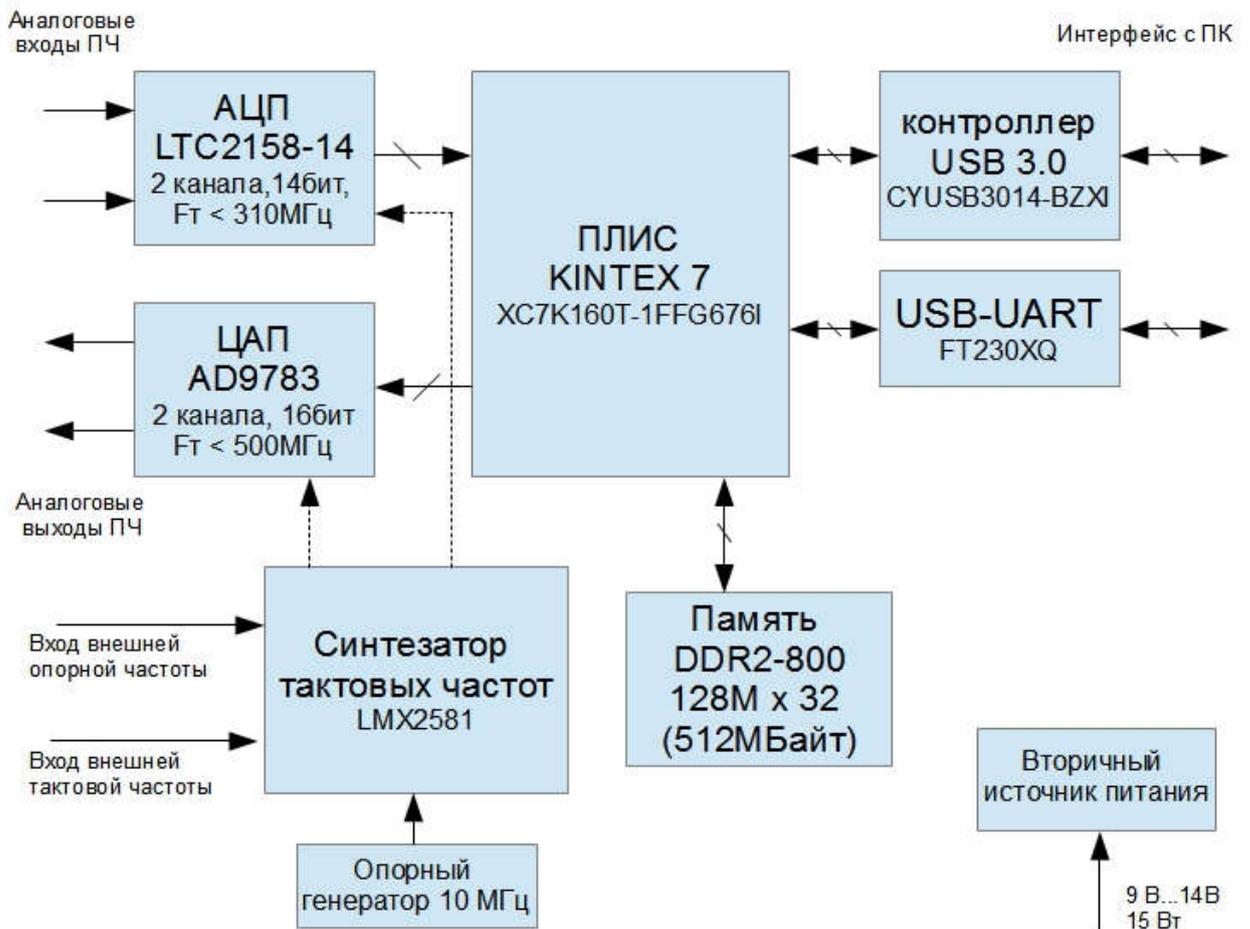


## Плата цифровой обработки сигналов ЦОС-310-2К



### Структурная схема



## Технические характеристики

### 1) Аналоговые входы-выходы

- Сопротивление – 50  $\Omega$ ;
- Развязка при помощи широкополосных трансформаторов;

### 2) АЦП Linear Technologies, LTC2158-14

- Разрядность: 14 бит;
- Частота дискретизации: до 310 МГц;
- SFDR: ~88 дБ;
- Входная полоса 1,25 ГГц;

### 3) ЦАП Analog Devices, AD9783

- Разрядность: 16 бит;
- Частота дискретизации: до 500 МГц;
- Возможность работы в нескольких зонах Найквиста;

### 4) Синтезатор тактовой частоты (LMX2581)

- Интегральный джиттер ~300 фс@310МГц
- Фазовый шум -123 дБн/Гц при отстройке 10 кГц на частоте 310 МГц (при использовании внутреннего тактового генератора 10 МГц);
- Возможность подачи опорной частоты или тактовой частоты с внешнего разъема;

### 5) ПЛИС Xilinx Kintex-7, Part Number: XC7K160T-1FFG676

- ~ 160 тыс. LE;
- 600 аппаратных умножителей DSP48E1 18\*25;
- 325 блоков двухпортовой памяти по 36 Кбит;

### 6) Память DDR2-800

- Объем 512 МБайт

### 7) Интерфейсы

- USB 3.0 (CYUSB3014);
- Логические входы-выходы TTL 3.3 В, всего 68 линий;

### 8) Питание

- Напряжение DC: 9...14 Вольт;
- Макс. потребляемая мощность – 15 Ватт.