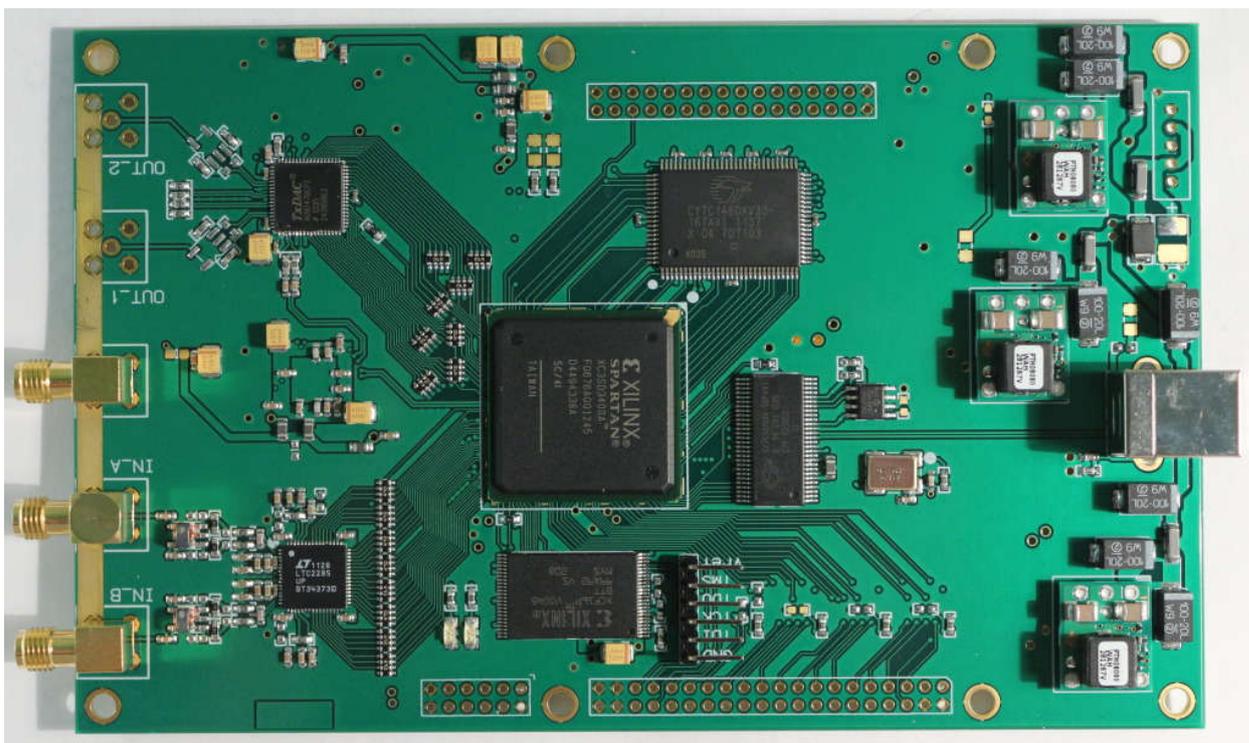
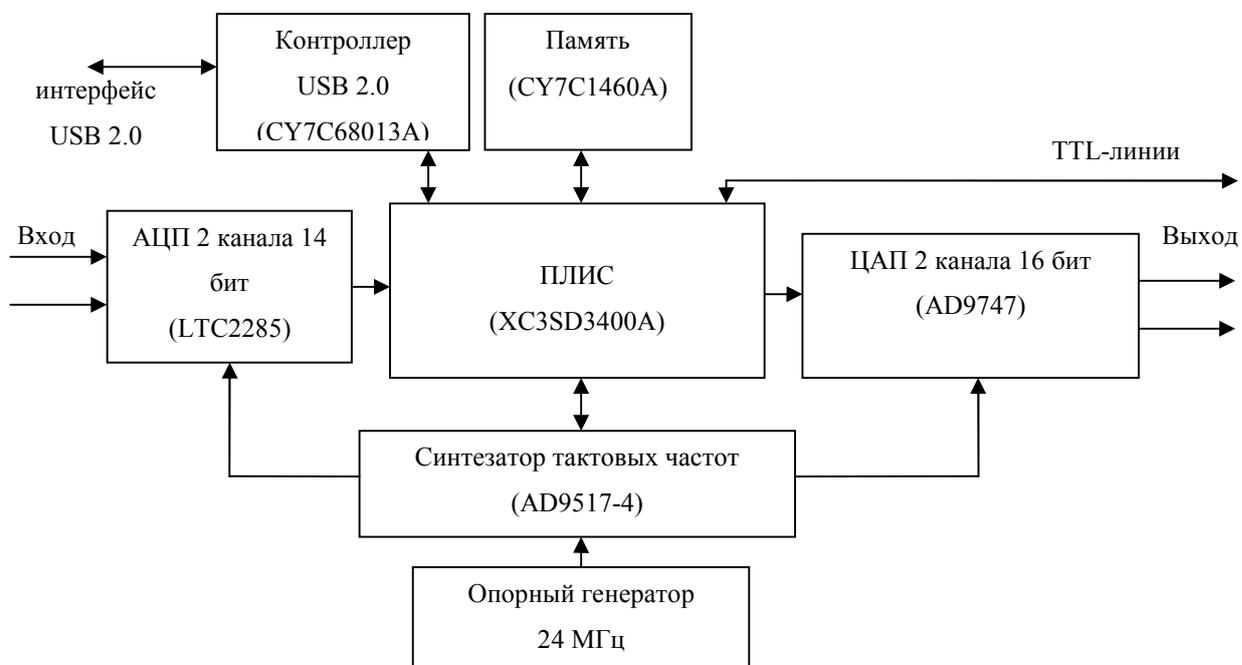


Плата цифровой обработки сигналов ЦОС-140/25-2К



Структурная схема



ООО «ИМТ», г. Ярославль, ул. Полушкина Роща, д. 1а

сайт: www.imt-yar.ru, тел./факс: (4852) 79-77-10, e-mail: imt-yar@imt-yar.ru

Технические характеристики

1) Аналоговые входы-выходы

Сопротивление – 50 Ω ;

Развязка при помощи широкополосных трансформаторов.

Нижняя частота ~1 МГц @ 1dB;

Выходной уровень сигнала: регулируемый, до $\pm 0,25$ В;

Входной уровень сигнала: ± 1 В, либо $\pm 0,5$ В;

2) АЦП Linear Technologies, LTC2285

Разрядность: 14 бит;

Частота дискретизации: до 125 МГц;

SFDR: ~80 dB;

3) ЦАП Analog Devices, AD9747BCPZ

Разрядность: 16 бит;

Частота дискретизации: до 250 МГц;

SFDR: ~75 dB;

4) Тактирование

Универсальный программируемый синтезатор частот (Analog Devices, AD9517-4);

Через внешний разъем (опционально);

5) ПЛИС Xilinx Spartan-3ADSP, Part Number: XC3SD3400A-5FG676C

~ 3 млн. логических вентиляей;

126 аппаратных умножителя 18*18;

126 блока двухпортовой памяти по 18 Кбит;

6) Память CY7C1460A

Однопортовая, синхронная, организация 256 К * 36 бит;

Частота тактирования: до 166 МГц;

7) Интерфейсы

USB 2.0 (CY7C68013A);

Логические входы-выходы TTL 3.3 В, всего 37 линий;

8) Питание

Напряжение DC: 5...12 Вольт;

Макс. потребляемая мощность – 7 Ватт.